Pin Configuration

Figure 1. 48-pin TSOP I (Forward) (2 M × 16 / 4 M × 8) [1, 2]

A15	1	48 A16
A14	2	47 BYTE
A13	3	46 Vss
A12	4	45 I/O15/A21
A11	5	44 I/O7
A10	6	43 I/O14
A9	7	42 I/O6
A8	8	41 I/O13
A19	9	40 I/O5
A20	10	39 I/O12
WE	11	38 I/O4
CE2	12	37 Vcc
DNU	13	36 I/O11
BHE	14	35 I/O3
BLE	15	34 I/O10
A18	16	33 I/O2
A17	17	32 I/O9
A7	18	31 I/O1
A6	19	30 I/O8
A5	20	29 I/O0
A4	21	28 OE
A3	22	27 Vss
A2	23	26 CE1
A1	24	25 A0
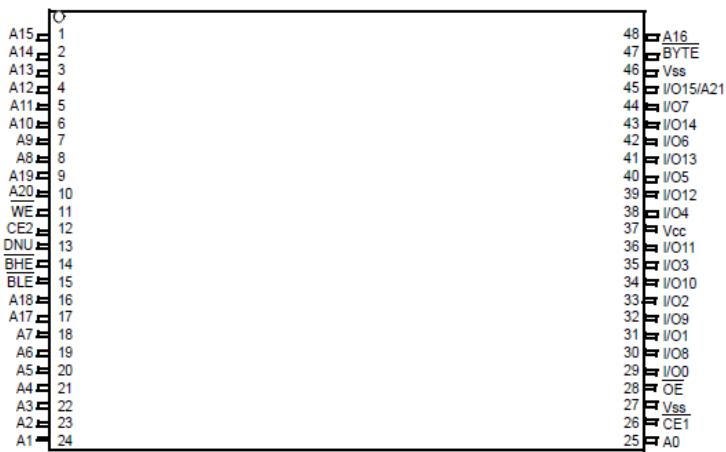
Figure 2. 48-Ball FBGA Top View

	1	2	3	4	5	6	
A	BLE	OE	A0	A1	A2	CE2	A
B	I/O8	BHE	A3	A4	CE1	I/O0	B